



# Bibliographie et Netographie

## Bibliographie

---

<b>Titre</b>	: Circuits Numériques Théorie et Applications.
<b>Auteur</b>	: Ronald J.Tocci
<b>Editeur</b>	: Reynald Goulet inc
<b>Année</b>	: 1996
<b>ISBN</b>	: 2-89377-108-4

---

<b>Titre</b>	: Circuits logiques programmables
<b>Auteurs</b>	: Christian Tavernier
<b>Editeur</b>	: DUNOD
<b>Année</b>	: 1996
<b>ISBN</b>	: 9973-37-019-8

---

<b>Titre</b>	: CIRCUITS LOGIQUES SEQUENTIELS Chap-II: Registres à décalage
<b>Auteur</b>	: TRABELSI Hichem
<b>Editeur</b>	: Université Virtuelle de Tunis

---

<b>Titre</b>	: Support de cours Les Circuits Logiques Programmables
<b>Auteurs</b>	: Philippe LETENNEUR
<b>Année</b>	: 2015-2016

---

## Netographie

<https://ranatib-cf98b.firebaseio.com/32/Circuits-logiques-programmables-M%C3%A9moires-PLD-CPLD-et-FPGA-informatique-industrielle.pdf>

[www.groupe.polymtl.ca/circuits-logiques/help/Chapitre06.pdf](http://www.groupe.polymtl.ca/circuits-logiques/help/Chapitre06.pdf)

<http://www.technologuepro.com/cours-systemes-logiques-2-4/chapitre-3-les-compteurs.html>

<http://dc376.4shared.com/doc/XjGTMOt7/preview.html>

[francois.touchard.perso.luminy.univ-amu.fr/1/C4-sequentielle.pdf](http://francois.touchard.perso.luminy.univ-amu.fr/1/C4-sequentielle.pdf)